

Radionor Communications er et selskap som siden starten i 2000 har utviklet og produsert egne produkter med avansert elektronikk. En rivende positiv utvikling har pågått de siste årene, og vi har innen trådløse kommunikasjonssystem bygget opp et svært sterkt fagmiljø med verdensledende kompetanse. Vi ser behov for å fortsette denne oppbyggingen, og søker derfor etter flere ressurser innen programmerbar logikk.

Radionor Communications har spesialisert seg på utvikling av avanserte trådløse radiosystemer for mobilt bredbånd til spesielt krevende anvendelser. Vår egenutviklede "phased array"-teknologi gjør det mulig å ha en stabil trådløs bredbåndsforbinding mellom droner, personell, skip, kjøretøy og fly. "Phased array"-teknologien består av mange radiosendere som står montert sammen der det gjøres avansert signalbehandling for å styre antennestrålen uten bruk av bevegelige deler. Teknologien kan operere helt selvstendig og utenfor mobilnett, eller med annen normal infrastruktur som brukes for bredbånd, og er derfor godt egnet til samfunnsmessige beredskapssystemer, søk og redning samt miljøovervåking i områder som er uten ordinær dekning.

## **Arbeidsoppgaver**

Som FPGA-utvikler vil du hos oss jobbe med utvikling av digital signalbehandling og digitale systemer i våre nye produkter. Produktene består av multiprosessor-strukturer med system-on-chip CPU/FPGA hvor vi bruker høyhastighets CPU kombinert med multiprosessor CPU-løsninger implementert i FPGA, kryptosystem, nettverkssystem, beamforming-system, avanserte digitale sender- og mottakersystem samt systemkontroll av phased array-hardwaren i produktene våre. Våre kretskort er svært avanserte med blanding av RF/analog og digital/FPGA på samme kort. Vi utvikler selv alt i våre produkter, og som FPGA-utvikler hos oss vil du ha et stort spenn i arbeidsoppgaver med bidrag i hele verdikjeden fra design til test innenfor krav, design, arkitektur, test og integrasjon. Verktøy og rammeverk vi bruker er blant annet Synplify, ISE/Vivado, Quartus, Libero, Active-HDL, ModelSim og GHDL. I utviklingsarbeidet bruker vi ulike programmeringsspråk fra design/simulering til verifikasjon og test, blant annet VHDL, Verilog, SystemC, C/C++, Python, (Tk)TCL og Makefiles/script for automatisering av de ulike prosessene. En viktig del av utviklingen er å utvikle for testbarhet og vi har en stor systemlab der vi har automatisert testing av moduler og systemer for seg selv og i kombinasjon med software i forbindelse med release-testing.

## **Vi søker etter deg som**

- Har en Master i data, elektronikk, signalbehandling, kybernetikk eller tilsvarende, med tilhørende gode faglige resultater
- Er nyutdannet eller har 2-3 års erfaring
- Har lyst å jobbe med et krevende arbeid som vil utvikle deg faglig
- Synes det er spennende å være med på å sette ditt preg på utviklingen av en bedrift i vekst

- Har en sterk interesse for hardware og FPGA-utvikling
- Behersker engelsk og norsk godt, både skriftlig og muntlig

### **Vi kan tilby deg**

Utvikling av unike produkt som er av de mest avanserte i sin klasse i verdenssammenheng. Produktene består av svært avansert hardware presset til høy ytelse med sanntidshåndtering av mobil nettverkstrafikk og nettverksruting. Du vil være et viktig medlem i vårt utviklingsmiljø og få sette ditt preg på det som utvikles. Du kan få utvikle deg i ditt spesialområde inkludert muligheter for arbeid med kunder i hele verden. Du vil få god støtte av våre erfarne FPGA-utviklere i arbeidet med å utvikle deg faglig.

Vi har svært gode arbeidsbetingelser. Vi har en godt tilpasset fleksitidløsning tilpasset den enkeltes behov, pensjons- og forsikringsordninger samt at vi praktiserer en personalpolitikk med fokus på trivsel. Vi har i tillegg velferdsgoder for våre ansatte bla. sosiale arrangement og treningstilbud. Vi investerer hvert år i ting som gir hyggelige opplevelser og trivsel for alle som jobber her.

Arbeidsstedet er Trondheim. Reisevirksomhet kan være lite eller mye, og blir tilpasset den enkeltes ønsker om arbeidsoppgaver.